MunEDA 사 WiCkeD (WCD)

A. 목적 : Circuit Sizing & Circuit Analysis

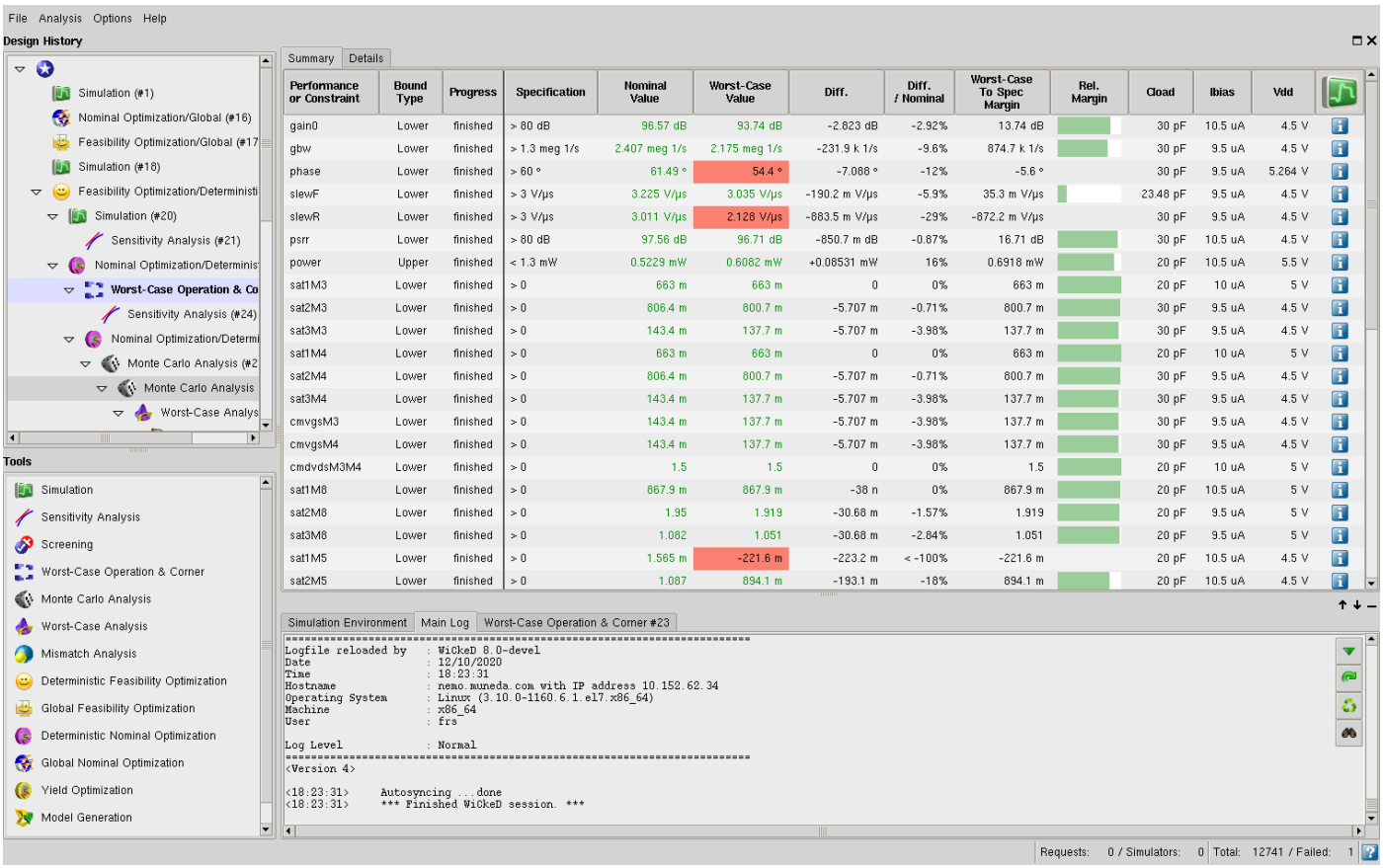
B. 구분 : Optimize device geometries (W, L, fins, fingers, R, C, ...) and types (low/high Vt) for all PVT corners and Anaylse the circuit with fast & accurate high-sigma statistical method.

C. Supported Platform and O/S System

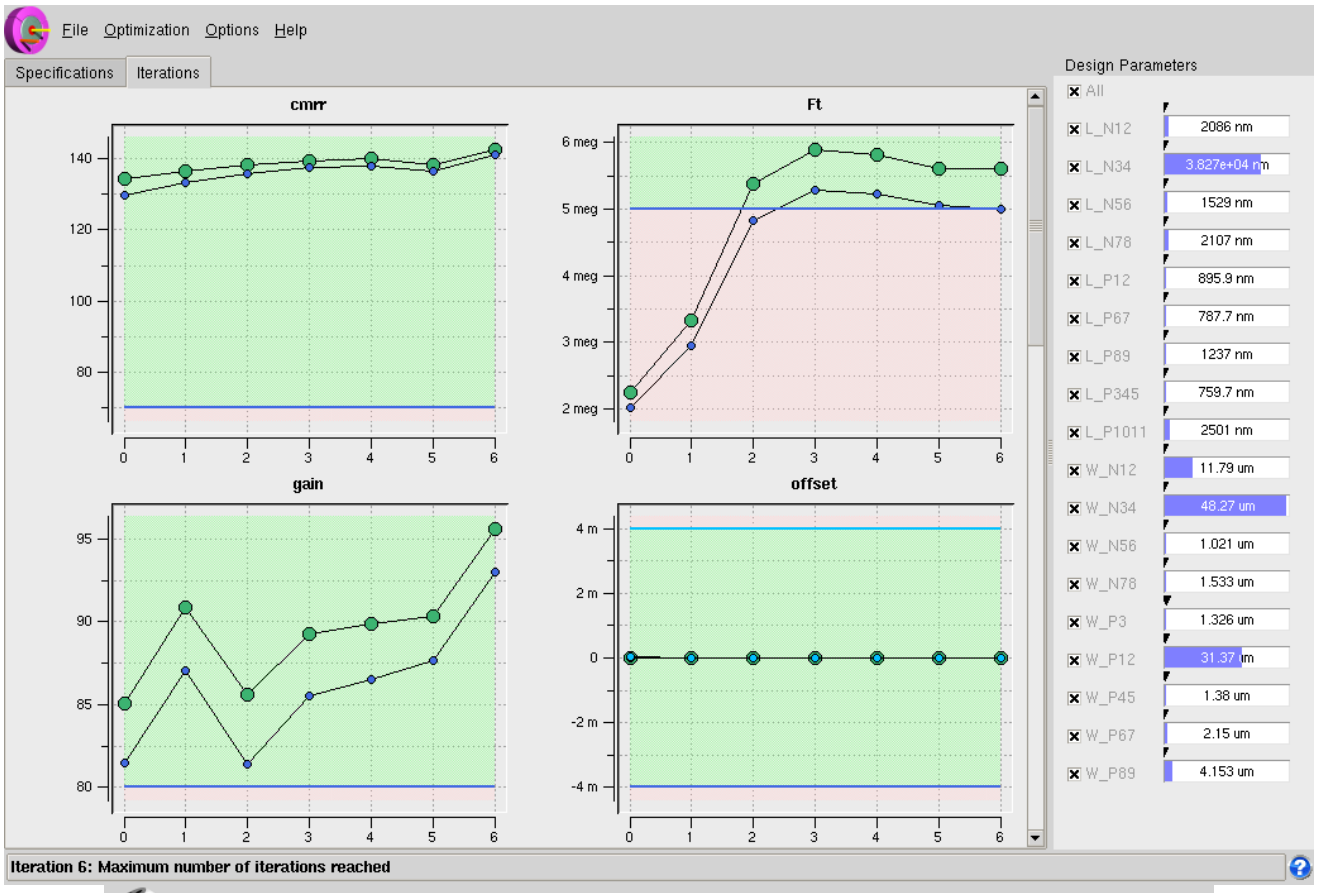
- RHEL 6, 7, 8 (64bit)

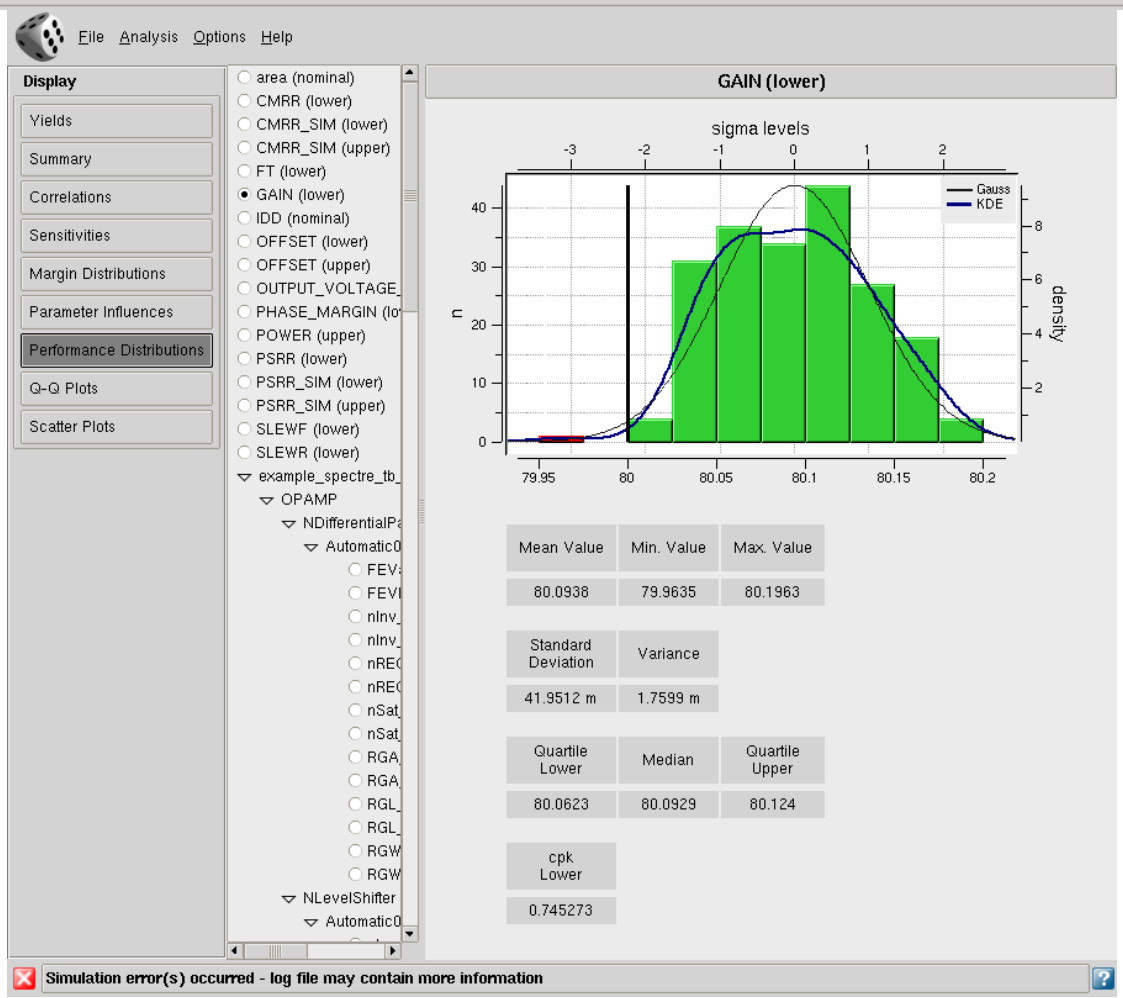
D. 특성 및 기능

- 여러 Performance Spec을 통합적으로 고려하는 Optimization & Analysis 기능 제공
- Worst-Case를 중점적으로 분석하여 보다 빠른 Screening 수행 지원
- TSMC Partner社로서 다양한 Circuit (AMS/RF, I/O, custom cell, memory)에 대한 적용 경험 보유
- Cadence Virtuoso Interface 내에서의 실행을 지원하여 사용 편의성 확보



다양한 Spec 값을 동시에 고려하는 Operation Flow





GUI 기반의 결과 분석 도구 제공

회사명 : ㈜ 링크글로벌21
웹페이지 : www.linkglobal21.com
이메일 : eda@linkglobal21.com
대표전화 : 070-5138-0700